# (12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

#### (19) Weltorganisation für geistiges Eigentum Internationales Büro





(43) Internationales Veröffentlichungsdatum 25. Juli 2002 (25.07.2002)

### **PCT**

# (10) Internationale Veröffentlichungsnummer WO 02/058242 A2

(51) Internationale Patentklassifikation7:

\_\_\_\_

H<sub>0</sub>3L

(74) Anwalt: LANGE, Thomas; Lambsdorff & Lange, Dingolfinger Strasse 6, 81673 München (DE).

(21) Internationales Aktenzeichen:

PCT/DE02/00171

(22) Internationales Anmeldedatum:

21. Januar 2002 (21.01.2002)

(25) Einreichungssprache:

Deutsch

(26) Veröffentlichungssprache:

Deutsch

(30) Angaben zur Priorität:

101 02 725.7

22. Januar 2001 (22.01.2001) DE

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): INFINEON TECHNOLOGIES AG [DE/DE]; St.-Martin-Str. 53, 81669 München (DE). (81) Bestimmungsstaaten (national): CN, JP, US.

(84) Bestimmungsstaaten (regional): europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE, TR).

#### Veröffentlicht:

 ohne internationalen Recherchenbericht und erneut zu veröffentlichen nach Erhalt des Berichts

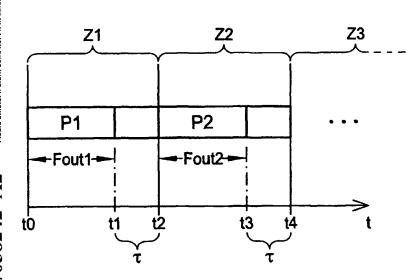
Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): SCHMANDT, Bernd [DE/DE]; Düsseldorfer Platz 17, 40878 Ratingen (DE).

(54) Title: METHOD FOR OPERATING A PLL FREQUENCY SYNTHESIS CIRCUIT

(54) Bezeichnung: VERFAHREN ZUM BETREIBEN EINER PLL-FREQUENZSYNTHESESCHALTUNG



(57) Abstract: The invention relates to a method for operating a PLL frequency synthesis circuit. According to the method, said circuit is in an active state during a first data transmission period (t0-t1) and synthesises a first output frequency (Fout1). During a later second data transmission period (t2-t3), the circuit is likewise active and synthesises a second, different output frequency (Fout2). During an intermediate period of time (t1-t2), the PLL frequency synthesis circuit is reprogrammed to an intermediate frequency and is then regulated to the second output frequency.

(57) Zusammenfassung: Bei einem Verfahren zum Betreiben

einer PLL-Frequenzsyntheseschaltung befindet sich diese während einer ersten Datenübertragungsperiode (t0-t1) in einem aktiven Zustand und synthetisiert eine erste Ausgabefrequenz (Fout1). Während einer späteren zweiten Datenübertragungsperiode (t2-t3) ist die Schaltung ebenfalls aktiv und synthetisiert eine zweite, unterschiedliche Ausgabefrequenz (Fout2). In einer dazwischen liegenden Zeitperiode (t1-t2) wird die PLL-Frequenzsyntheseschaltung zunächst auf eine Zwischenfrequenz umprogrammiert und von dort in die zweite Ausgabefrequenz geregelt.

# INTERNATIONALER RECHERCHENBERICHT

Internationales Aktenzeichen PCT/DE 02/00171

A. KLASS IPK 7	BIFIZIERUNG DES ANMELDUNGSGEGENSTANDES H03L7/18							
No ob dor i	ntornationalon Batontklassifikation (IDK) oder nach der nationalen Klas	eifikation und der IPK						
Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK  B. RECHERCHIERTE GEBIETE								
	erter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbol	le )						
IPK 7								
Recherchie	erte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, son	isymbole)  ien, sowelt diese unter die recherchierten Gebiele fallen  ank (Name der Datenbank und evtl. verwendete Suchbegriffe)  Angabe der in Betracht kommenden Teile  Betr. Anspruch Nr.  FON AB L M)  Zeile 14;  AKA)  1–5  Zeile 6;  IC CO)  1–5  Zeile 27;   X Siehe Anhang Patentfamilie  "1" Spätere Veröffentlichung, die nach dem internationalen Anmetdedatum Anmetdung incht köllicker, sondern nur zum Verständnis dies der Erfindung zugrundellegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist "X" veröffentlichung von besonderer Bedeutung, die beanspruchte Erfindung kann nicht als aut erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehren inder anderen veröffentlichung on besonderer Bedeutung, die beanspruchte Erfindung kann nicht als aut erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehrenen anderen veröffentlichung git einen Fachmann naheliagend ist "8" Veröffentlichung, die Mitglied derselben Patentfamilie ist Absendedatum des intermationalen Recherchenberichts 20/05/2003  Bevollmächtigter Bediensteter						
Während d	der internationalen Recherche konsultierte elektronische Datenbank (Na	ame der Datenbank und evtl. verwendete	Suchbegriffe)					
EPO-Ir	nternal, WPI Data, PAJ							
C. ALS W	ESENTLICH ANGESEHENE UNTERLAGEN							
Kategorie°	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe	e der in Betracht kommenden Teile	Betr. Anspruch Nr.					
A	DE 198 37 204 A (ERICSSON TELEFON 23. März 2000 (2000-03-23) Spalte 8, Zeile 36 -Spalte 9, Zei Abbildungen 1,2	1-5						
A	US 5 598 405 A (HIROSE YOSHITAKA) 28. Januar 1997 (1997-01-28) Spalte 7, Zeile 50 -Spalte 13, Ze Abbildungen 1,2A-2I,6	1-5						
А	EP 0 499 245 A (NIPPON ELECTRIC C 19. August 1992 (1992-08-19) Spalte 5, Zeile 30 -Spalte 6, Zei Abbildungen 1,3	1-5						
	eitere Veröffentlichungen sind der Fortsetzung von Feld C zu	X Siehe Anhang Patentfamilie	<u> </u>					
* Besonde  *A* Veröff aber  *E* ältere: Annn  *L* Veröff sche ande soll c ausg  *O* Veröff dem	fentlichung, die den allgemeinen Stand der Technik definiert, nicht als besonders bedeutsam anzusehen ist s Dokument, das jedoch erst am oder nach dem internationalen eldedatum veröffentlicht worden ist entlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft ereinen zu lassen, oder durch die das Veröffentlichungsdatum einer eren im Recherchenbericht genannten Veröffentlichung belegt werden oder die aus einem anderen besonderen Grund angegeben ist (wie geführt) tentichung, die sich auf eine mündliche Offenbarung, Benutzung, eine Ausstellung oder andere Maßnahmen bezieht	<ul> <li>T' Spätere Veröffentlichung, die nach den oder dem Prioritätsdaturn veröffentlich Anmeldung nicht kollidiert, sondern nu Erfindung zugrundeliegenden Prinzips Theorie angegeben ist</li> <li>X' Veröffentlichung von besonderer Bede kann allein aufgrund dieser Veröffentlierfinderischer Tätigkeit beruhend betr</li> <li>Y' Veröffentlichung von besonderer Bede kann nicht als auf erfinderischer Tätig werden, wenn die Veröffentlichung mi Veröffentlichungen dieser Kategorie ir diese Verbindung für einen Fachmanr</li> <li>Veröffentlichung, die Mitglied derselbei</li> </ul>	Il worden ist und mit der ur zum Verständnis des der soder der ihr zugrundeliegenden utung; die beanspruchte Erfindung chung nicht als neu oder auf achtet werden utung; die beanspruchte Erfindung keit beruhend betrachtet te einer oder mehreren anderen verbindung gebracht wird und in naheliegend ist					
] 	7. Mai 2003							
Name und	d Postanschrift der Internationalen Recherchenbehörde Europäisches Patentamt, P.B. 5818 Patentlaan 2 NL – 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,							
	Fax: (+31-70) 340-3016	Aouichi, M						

## INTERNATIONALER RECHERCHENBERICHT

Angaben zu Veröffentlichungen, die zur selben Patentfamilie gehören

Internationales Aktenzeichen
PCT/DE 02/00171

Im Recherchenbericht angeführtes Patentdokume	nt	Datum der Veröffentlichung		Mitglied(er) d r Patentfamilie	Datum der Veröffentlichung
DE 19837204	Α	23-03-2000	DE CN	19837204 A1 1248100 A	23-03-2000 22-03-2000
US 5598405	A	28-01-1997	JP JP DE	7212335 A 7212333 A 19502111 A1	11-08-1995 11-08-1995 03-08-1995
EP 0499245	A	19-08-1992	JP JP AU CA DE DE EP ES US	2806059 B2 4260219 A 640596 B2 1098792 A 2061194 A1 69213499 D1 69213499 T2 0499245 A2 2091960 T3 5175511 A	16-09-1992 26-08-1993 20-08-1992 15-08-1992 17-10-1996 06-02-1997 19-08-1992